(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出顧公開番号

特開平7-281824

(43)公開日 平成7年(1995)10月27日

(51) Int.C1.4

識別記号

庁内整理番号

FΙ

技術表示箇所

G 0 6 F 3/033

3 3 0 B 7323-5B

審査請求 未請求 請求項の数5 FD (全 7 頁)

(21)出願番号

特願平6-96956

(22)出顧日

平成6年(1994)4月11日

(71)出願人 000134855

株式会社ナムコ

東京都大田区多摩川2丁目8番5号

(72)発明者 南 清志

東京都大田区多摩川2丁目8番5号 株式

会社ナムコ内

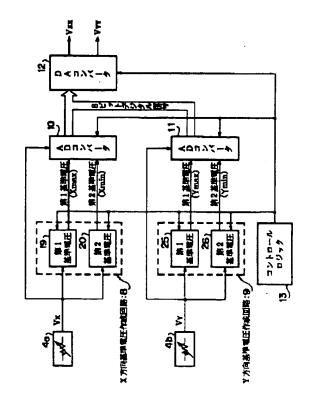
(74)代理人 弁理士 横川 邦明

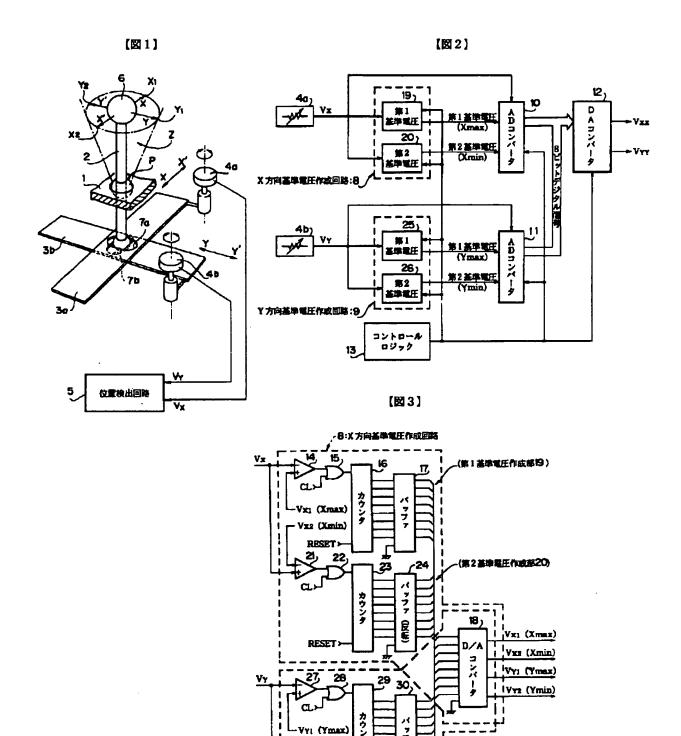
(54) 【発明の名称】 アナログ入力装置

(57) 【要約】

【目的】 ポリューム等の出力範囲を電気的に拡大することにより、アナログ入力装置の機械的な構造を複雑にすることなく、また、装置の全体形状を大きくすることなく、入力装置の位置分解能を向上する。

【構成】 入力用レバーの動きに応じて抵抗値が変化するポリューム4a, 4bからの出力電圧Vx, Vyの最大限界値及び最小限界値に対応して上限基準電圧Xmax, Ymax及び下限基準電圧Xmin, Yminを作成して、それらを各A/Dコンパータ10, 11において、上限及び下限の基準電圧を基準としてポリューム4a, 4bの実電圧Vx, Vyを0~255(8ピット)のデジタル信号に変換する。こうして、ポリューム4a, 4bの出力電圧範囲を電気的に拡大する。





--9:Y方向基準電圧作成回路

Vyz (Ymin) RESET >--

(第1基準電圧作成部25)

(第2基準電圧作成部26)